黷먓ㅇ麔갩례댳뻶鰈갂鈁2008 맶렠鑼钧钎鑽鈁8506220005JJ/20090708

(鰓뿅鑞鈿钇鈒8506220005JJ)

鉀鰆뜀鈔딯 1 뮚鈷2009-02-06鈸

鉀鯧뻡鈔[렌긙ㅇ鰈뤊숇 II]

鉀鯧뻡벱샥鈔댳뻶鰓뿅鈀**鉀뎯둫鉬뮱꾩鉅병鈔**돱딹鈀**鉀鱸鵝鉬띶髕뇹鈔**齷鷄鈒1 뗀髻

鉀듕냢鱸鯧鉬닱鰌鈔렌긙넷뵖ㅇ鰈鰓鈒5 맶껨

鉀떹럻鑊髮鈔

뼡딃 눆뼰

鉀껽鹿뻡뮽鉬鑊髢봂뇐鈔

鈒钜鑲鑷钫钕钫鑾钂鑽닭鼇鐓뜓鏵鏻鈞Verilog HDL 鐓뿼鏨鏸딮鷩뻞솖뿔鰩쇰鑽닭鼇鏮鏻鍊鐏鐘鑄鏸鑷鏻鐏鏻鈔

鈒닭鼇鏵鏸钜鑲鑷钫钕钫鑾钂鑽FPGA 넬鏽꼉둘鏵鏻룷괵鯧맮鏶鐏鐘鏻鈔

鈒딮鷩뻞钅 鑽钂钧鈒鑼鑽鑭钞鑽닭鼇뵄붰鐓딕뤇鏶鐏鐘鏻鈔

鉀껽鹿鰓뿜鈔

렌긙ㅇ鰈뤊숇 II 鐓鐏鈍鋤鍻鍶ㅇ鰈 I鈍鈍鋤鍻鍶ㅇ鰈 II鐏鈍렌긙ㅇ鰈뤊숇 I鈍鑽됴갮鮵꿳鰓뼣鏽髻똝鏶鐏鰓뼣鏻鏊鐏鈔鈉钅

钧鈒鑱鈿鑶鑭鑷钁钡 (뻳섨鑾钂钆鑽鐉鷩믉) 鏽딗鏵鏻鈞鯽껲鏮鷹만鯖뛬鐌뻳섨鑷鈿钇닭믉鈞钪鑽鑽钂鈒钆钧钱鑽钓鑱鈒

钫鑽钂鑷닭鼇례鐓갛鐎鏨鈞钍鈿钇鑭鑭鑱鷩뀙齪齹 Verilog HDL 鐓긎뿼鏵鏻닭鼇鐩鏑鑕鐉獸닡鐓갛鏨鈞钓鑲鈿钧钇鈒钕钫

鑷钧钜釘钧鈒鑷鈿钆鈒鑱钪鑲鈷FPGA鈸넬鏽꼉둘鐓갛鏞鈅뻳섨鑾钂钆鐓錏鈲錏鑭鑕鐉鈞껨鏽껯鏶鍭똑鮭鏽볳鏵鏻닭鼇鈒꼉둘鐓눋鐊鐏鈔

鈒鑽鑱钂钕錏鈔CPU 鑽鑱鈿鑶鑱鑷钁钡긌쀰鑽鼐믉鈔

鈒鑽鑱钂钕錏鈔뻳섨鑾钂钆錏鑽뮢髻鏽鏺鏨鏻鈞CPU 鏻钟钠钨鐓鬈딕鰌鏵鏸鯖뛬넼딝돲鬁鷩뀙鐓 Verilog HDL 鏻괵답鏵鈞

鑼钝钣钪鈿鑼钥钱鏽鏵鏻닭鼇齞닡鏶鐏鈔

鈒鑽鑱钂钕錏鈔鑽鑱钂钕錏鏻괵답鏵鏸 Verilog HDL 鷩뀙鐓齥鏽 CPU 밻鏻钟钠钨밻鐓볳샬鏵鏸鷩뀙鐓괵답鏵鈞鑼钝钣

钪鈿鑼钥钱鐓갛鏨鈞CPU 밻鐓 FPGA 鏻꼉둘鑱鑽钆鏶鐏鈔

鈒鑽鑱钂钕錏鈔뻳섨鑾钂钆錏鐓鰐鏵鏸钠钅 钧鐓괵답鏵鈞鑼钝钣钪鈿鑼钥钱鐓갛錏鈞CPU 밻鐓 FPGA 鏻꼉둘鑱鑽钆鏶鐏鈔

鈒鑽鑱钂钕鍬鈔뻳섨鑾钂钆錏鐓鰐鏵鏸钠钅 钧鐓괵답鏵鈞鑼钝钣钪鈿鑼钥钱鐓갛錏鈞CPU 밻鐓 FPGA 鏻꼉둘鑱鑽钆鏶鐏鈔

鈒鑽鑱钂钕鍬鈔钅 鈿鑭鈒钏鑽밻鏻닰齷밻鐓볳샬鏵鏸钠钅 钧鐓괵답鏵鈞鑼钝钣钪鈿鑼钥钱鐓갛錏鈞CPU 밻鐓 FPGA 鏻꼉둘鑱鑽钆鏶鐏鈔

鏻鐎鏽깅鵷鏮罄鑮鐏鐷鈞갩듣鰌鐓뼣긟鏶鈷鑽鑱鑭钕鍭鏺鈔

鉀鑊鯧꿷鈤鑊곥鈤궷聩꿷 럾鈔

극갔뀸鈒鑛钱钒钣鈿钀鐓齦쁠鏻닭鼇鈒뻩딃눆뼰鈒껶齰넃쀁鈒륃鵚ㅇ麔뇾봀꼙鈒4-526-03918-7

극갔뀸鈒鐑鏮鑮 Verilog HDL 륅뻶鈒뻩딃눆뼰鈒鑒錫뀗뮚꼙鈒978-4-7898-3756-9

극鉛갔鏺鈍鋤鍻鍶ㅇ鰈 I鈞II鈍객鷳钌鈿钆

극鉛갔鏺렌긙ㅇ鰈뤊숇 I鈍객鷳钌鈿钆

鉀껽鹿黝꺵鈤긌뭍鱳鈤鵯鵔럾鏂鉅뿖鈔

鈒GPL Cver (Verilog 鑼钝钣钪鈿钀)

鈒Veritak (Verilog 鑼钝钣钪鈿钀)

鈒Xilinx ISE WebPack

鈒钍鈿钇鑭鑭鑱鈒钕钫钆钀鑲鑑钒钱鑷鈒鑼鑽鑭钞

鉀鏹鐹鐶鈰鐵鈔

댳鼇괵麔鏽鏾긵갛괿鬮鏮묃鏧鏸鐊鈞鑽鑸鑽钣鈿钩뜓鐎鏽눋饌鑼鑽齪鐎鑏鏨鈅넼麒鏽魚鐷鑼깅鵷衙鏽봫鏧믳삘鏮罄鐏鈔

鉀鑋鑑鐱鈔

http://www.ice.gunma-ct.ac.jp/~kimsyn/subject/LSI4/LSI4.html

http://www.ice.gunma-ct.ac.jp/~kimsyn/verilog_web/VerilogWEB.files/frame.htm

鉀늳님믃鯤봂붦鈔

鈹斷鵝鈺

댳鼇鐷鏸鑒鍺鎍鏾긌뷈뀸鈞Verilog HDL 鷩뀙鈞鑼钝钣钪鈿鑼钥钱鼒鯫鈞꼉둘鼒鯫鐓钪钛鈿钆鏻鐷鏻뜺뀗鈅떲답렠鏽鐍

鐎묄뜱鏶鐏鈔

鉛鑽鑱钂钕錏鵟섂鉛鏶錏

鉛鑽鑱钂钕錏鵟섂鉛鍮錏

鉛鑽鑱钂钕鍬鵟섂鉛鍮錏

鉛鑽鑱钂钕鍬鵟섂鉛鍮錏鉅鍮鍬렇

鉛鑽鑱钂钕鏶鉛鉛鉛鍮鏶鉅

鉀뷡锔鏂鱸꽁鈤鑊髢뻡뮽鈔

鉦 (C) 鷰뀘럱鰨닦鰩鼐鐓鏸鐓닻뻶볳뼵鐓똕껸鐓눏鏽鏺鐨鐏鈔

鉞 (D) 鷰뀘럱鰨닦鐓볳댖鏵鈞鰩鼐鏶鐏鏸鐓鏺鐓鑼鑽鑱鑭鈔钅 鑼鑲钱鏶鐏鶊됊먄섓鐓눏鏽鏺鐨鐏鈔

鉀JABEE 믃鯤鈔

(d) 鮦렽鏶鐏볳뼵鐓닻뻶鷰뀘鏽鵷鏶鐏똕껸鏻鏷鐏鏶鐓뻳닥鰩鼐鏽鮫뼸鏻鍊鐏먄섓 (볳뼵봓삂鼕)

ㅇ鰈 (볪갮삂갮鈒뇾섕鬆) 볳뼵鐓볳뼵봓鶊뀧

(2-c) ㅇ鰈鐓鶊됊럱鑰똕껸鈒鷰뀘鐓롄갮鏵鈞됊듷담鐓묒鶌鏵鏻鰩닥鐓뗄鸆鏵鈞됏鐉샰鏻鈞鰩鼐鏶鐏먄섓

(2-d) (ㅇ鰈) 鷰뀘꼛鏮雹齤鏶鐏꼉뻺넬鐓뻳닥렇鏻鰩닥鐓뿔鰩鏵鈞럳댡鏽딗鮫鏶鐏鶊됊럱鑰먄섓

黷먖ᄶ麔갩례댳뻺鰈갂鈁2008맶렠鑼钧钎鑽鈁8506220005JJ/20090708

鉀껽鹿靆鯷鈴沾꼿麔삩鉉[렌긙ᄶ鰈뤊숇II]鈸

鰡뇹	**껽鹿鏂껬듯**	**뤃뽛**	**鑌鑠鈰鐻鈤꿎듯럾**
딯 1 鰩	鑶鑲钀钱鑽	鉉钠钅钩鉉饞鈚鑶鑭鑷钁钡鏾鰩닱	
딯 2 鰩鈲딯 3 鰩	鑽鑭钂钕鍪鈀饞鈚鑶鑭鑷钁钡鏾鼐뜱	鉉钪鑽鑽钀鉉鑾钂乱鼐뜱 鉉뻪섨鑾钂乱鼐뜱 鉉뻪섨鑲鈚钇鼐뜱 鉉鑭鑽乱鉉钕钫鑷钧钞鏾饞鑾钱钔钩	鉉钪钛鈚乱鍪 (饞鈚鑶鑭鑷钁钡긌쀔鈞뻪섨鑲鈚钇밄鈞钟钀鉉饞鑾钱钔钩뾌뻪섨鑲鈚钇뜱鷳钓饞鑲钩鈞鑭鑽乱鉉钕钫鑷钧钞鉉饞鑾钱钔钩鼒鰕)
딯 4 鰩鈲딯 7 鰩	鑽鑭钂钕鍪鈀鑒鍺鑥鉉钟钠钨鬈딕钠钅钩鏾괵답鈷뻪섨鑾钂乱鍪鏾뮢髻鈸	鉉봫꿋钪鑽鑽钀鏾齞룫 鉉뻪섨鏾钪鑽鑽钀鉉乱钩钱鑽钓饞鉉钫鑽钂鑷鈷RTL鈸 댦鼇 鉉Verilog HDL 鏽鐍鐏钠钅钩鰌 鉉鑭鑽乱鉉钗钱钁鏾괵답 鉉鑼钝钣钪鈚鑼钥钱鏽鐍鐏룷괵齞넡	鉉钪钛鈚乱鍪鈷돻钪鑽鑽钀긌쀔鈞錫鍼鋤鈞Verilog HDL 鷩뀙鈞鑼钝钣钪鈚鑼钥钱鼒鰕鈸
딯 8 鰩鈲딯 9 鰩	鑽鑭钂钕鍪鈀鑒鍺鑥鉉钟钠钨벻샬钠钅钩鏾괵답鏻껑둍鈷뻪섨鑾钂乱鍪鏾뮢髻鈸	鉉Verilog HDL 鏽鐍鐏钠钅钩鰌 鉉鑭鑽乱鉉钗钱钁鏾괵답 鉉鑼钝钣钪鈚鑼钥钱鏽鐍鐏룷괵齞넡 鉉鍵鍺鍵鑒껑둍뺐괎넬髻钠鑽钣鈚钩鏾괵답 鉉鍵鍺鍵鑒껑둍긵齤	鉉钪钛鈚乱鍪鈷Verilog HDL 鷩뀙鈞鑼钝钣钪鈚鑼钥钱鼒鰕鈞鰩쇰鷩뼖鉉룷괵듣렠钅鈚钀鈸
딯 10 鰩鈲딯 11 鰩	鑽鑭钂钕鍪鈀뻪섨鑾钂乱鍪鐓鰐鏬鏸钠钅钩鏾괵답鏻껑둍	鉉Verilog HDL 鏽鐍鐏钠钅钩鰌 鉉鑭鑽乱鉉钗钱钁鏾괵답 鉉鑼钝钣钪鈚鑼钥钱鏽鐍鐏룷괵齞넡 鉉鍵鍺鍵鑒껑둍긵齤	鉉钪钛鈚乱鍬鈷Verilog HDL 鷩뀙鈞鑼钝钣钪鈚鑼钥钱鼒鰕鈞鰩쇰鷩뼖鉉룷괵듣렠钅鈚钀鈸
딯 12 鰩	鑽鑭钂钕鍬鈀뻪섨鑾钂乱鍪鐓鰐鏬鏸钠钅钩鏾괵답鏻껑둍	鉉Verilog HDL 鏽鐍鐏钠钅钩鰌 鉉鑭鑽乱鉉钗钱钁鏾괵답 鉉鑼钝钣钪鈚鑼钥钱鏽鐍鐏룷괵齞넡 鉉鍵鍺鍵鑒껑둍긵齤	鉉钪钛鈚乱鍬鈷Verilog HDL 鷩뀙鈞鑼钝钣钪鈚鑼钥钱鼒鰕鈞鰩쇰鷩뼖鉉룷괵듣렠钅鈚钀鈸
딯 13 鰩鈲딯 15 鰩	鑽鑭钂钕鍬鈀钅鈚钀鉉钏鑽뱳鈰닰齷뱳벻샬钠钅钩鏾괵답鏻껑둍	鉉钅鈚钀鉉钏鑽뱳간답鏾댦鼇 鉉Verilog HDL 鏽鐍鐏钠钅钩鰌 鉉鑭鑽乱鉉钗钱钁鏾괵답 鉉鑼钝钣钪鈚鑼钥钱鏽鐍鐏룷괵齞넡 鉉鍵鍺鍵鑒껑둍긵齤	鉉钪钛鈚乱鍭鈷钅鈚钀鉉钏鑽뱳간답눥鈞钅鈚钀鉉钏鑽뱳닰齷뇵갭鬈쀼믨鈞Verilog HDL 鷩뀙鈞鑼钝钣钪鈚鑼钥钱鼒鰕鈞鰩쇰鷩뼖鉉룷괵듣렠钅鈚钀鈸