黷먓ㅋ 麔갩례댳뻺鰈갂鈁2012 맶렠鑼钧钎鑽鈁8506220005JJ/20130330

(鰓뿅鑞鈿钇鉶8506220005JJ)

鉀鰆뜀鈔딓 1 뮚鈷2012-03-09鈸

鉀鯧뻡鈔[렌긙ㅋ鰈뤊숇 II]

鉀鯧뻡벱샥鈔댳뻺鰓뿅鈀**鉀뎯둫鈤뮱꾩鉅뵹鈔**돱딹鈀**鉀鱸鵝鈤떶髕뇹鈔**齷鷄鉶1 뗀髻

鉀듕냢鱸鯧鈤닱鱕鈔렌긙넷봺ㅋ鰈鰓鉶5 맶껨

鉀떹럻鑊髮鈔

뼡딃 눆뼰

鉀껽鹿삡뮫鈤鑊髢봂뇐鈔

鉶钜鑲鑷钫钕钫鑾钂鑽닭鼇鐓뜓鏵鏻鈞Verilog HDL 鐓뿼鏨鏸딮鷩뻞솖뿔鰩쇰鑽닭鼇鏮鏻鍊鏺鐏鎬鏽鏶鏻鐏鏻鏻鈔

鉶닭鼇鏵鏸钜鑲鑷钫钕钫鑾钂鑽FPGA 넬鏽꼉둘鏵鏻룷괵鯧맮鏶鐏鐏鏻鈔

鉶딮鷩뻞钅 鑽钂钧鉶鉶鑼鑽鑭钞鑽닭鼇뵄붔鐓딕뤇鏶鐏鐏鏻鈔

鉀껽鹿鰓뿜鈔

븣鰓뿅鑽됴꼿麔깅鵷뉳鑽鈷45 볳鉈 2鈸鉈 15 鰩鉉 22.5 깅鵷鏻罄鐏鈔

렌긙ㅋ鰈뤊숇 II 鑽鐓鈀鋤鍻鍶ㅋ鰈 I鈿鈀鋤鍻鍶ㅋ鰈 II鈿鈀렌긙ㅋ鰈뤊숇 I鈿鑽됴갮鮟꿳鰓뿅鏽髺똝鏶鐏鰓뿅鏻罄鐏鈔鈉钅

钧鉶鑱鈿鑶鑷钁钡 (뻹섨鑾钂钆鑽鐉驚뜸) 鏽딗鏵鏻鈞鯽껲鏮鷹먄鯖뛐鐌뻹섨鑲鈿钇닯뜸鈞钪鑽鑽鑶鉶钆钧钱鑽钓鑱鉶

钫鑽钂鑷닯鼇례鐓갛鑏鏨鈞钍鈿钇鑴鑴鑱驚꿡齪齹 Verilog HDL 鐓긏뿼鏵鏻닯鼇鋮鏑鑕鑶닏鐓갛鏨鈞钓鑲鈿钧钇鉶钕钫

鑷钧钜釘钧鉶鑲鈿钆鉶鑱钪鑲鈷FPGA鈸넬鏽꼉둘鐓갛鏏鈅뻹섨鑾钂钆鐓錏鈿鑶鏻鏵鈞껨鏽껯鏶鍭똑鮭鏽볳鏵鏻鏻닯鼇鉶

꼉둘鐓눋鐊鐏鈅

鉶鑽鑱钂钕錏鈀CPU 鑽鑱鈿鑶鑱鑷钁钡긌쀰鑽鼐뜸鈅

鉶鑽鑱钂钕錏鈀뻹섨鑾钂钆錏鑽뫺髻鏽鏺錏鈞CPU 鏻钟钠钨鐓鬈딕鰌鏵鏸鯖뛐넼딝돲鬚鷩뀙鐓 Verilog HDL 鏻괵답鏵鈞

鑼钝钣钪鈿鑼钥钱鏽鏵鏻닯鼇齞닏鏶鐏鈅

鉶鑽鑱钂钕錏鈀鑽鑱钂钕錏鏻괵답鏵鏸 Verilog HDL 鷩뀙鐓齥鏽 CPU 밻鏻钟钠钨밻鐓볳샬鏵鏸鷩뀙鐓괵답鏵鈞鑼钝钣

钪鈿鑼钥钱鐓갛錏鈞CPU 밻鐓 FPGA 鏻꼉둘鑱鑽钆鏶鐏鈅

鉶鑽鑱钂钕錏鈀뻹섨鑾钂钆錏鐓鰐鏵鏸钠钅 钧鐓괵답鏵鈞鑼钝钣钪鈿鑼钥钱鐓갛錏鈞CPU 밻鐓 FPGA 鏻꼉둘鑱鑽钆鏶鐏鈅

鉶鑽鑱钂钕鍬鈀뻹섨鑾钂钆錏鐓鰐鏵鏸钠钅 钧鐓괵답鏵鈞鑼钝钣钪鈿鑼钥钱鐓갛錏鈞CPU 밻鐓 FPGA 鏻꼉둘鑱鑽钆鏶鐏鈅

鉶鑽鑱钂钕鍬鈀钅 鈿鑼鉶钏鑽밻鏻닰齷밻鐓볳샬鏵鏸钠钅 钧鐓괵답鏵鈞鑼钝钣钪鈿鑼钥钱鐓갛錏鈞CPU 밻鐓 FPGA 鏻꼉둘鑱鑽钆鏶鐏鈅

鏻鐎鑱깅鵷鏮罄鐏鐷鈞갩듣鰌鐓뼣긟鏶鈷鑽鑱鑼钕鍭鏺鈅

鉀鑊鯧꿷鈤鑊곤鈤궷聩꿷 럾鈔

극갔뀸鉶鑛钱钒钣鈿钀鑽齦뿔鏻닯鼇鉶뻩딃눆뻸鉶껶齰녗쀁鉶껲문꿟묎

극갔뀸鉶鐑鏮鐏 Verilog HDL 륅뻶鉶뻩딃눆뻸鉶鑒鍻꿟묎꼙鉶978-4-7898-3756-9

극鈀갔鏺鈿鍻鍶ㅋ鰈 I鈞II鈿객鷳钌鈿钆

극鈀갔鏺렌긙ㅋ鰈뤊숇 I鈿객鷳钌鈿钆

鉀껽鹿黝꺵鈤긌뭍鱳鈤鵯럾鏂鉅뿖鈔

鉶Veritak (Verilog 鑼钝钣钪鈿钀)

鉶Xilinx ISE WebPack

鉶钍鈿钇鑴鑴鑱鉶钕钫钆钀鑲鑑钒钱鑷鉶鑼鑽鑱钞

鉀鏹鐹鐶鈰鐵鈔

댳鼇괵麔鏽鏾긵갛괿齺鏮묃鏧鏸鐊鈞鑽鑸鑽钣鈿钩뜓鐎鏽눋饌鏻鑽齪鐎鏶鏨鉀넼麒鏽魟鐄鏻깅鵷鮦鏽봫鏧믳삘鏮罄鐏鈔

鉀鑿鑑鐱鈔

http://www.ice.gunma-ct.ac.jp/~kimsyn/subject/VLSIsys2/VLSIsys2.html

鉀늳님믃鯤봂붦鈔

鈹斷鵝鈺

댳鼇鏵鏸鑒鍺鎍鏾긌쀰뀸鈞Verilog HDL 鷩뀙鈞鑼钝钣钪鈿鑼钥钱鼒鯕鈞꼉둘鼒鯕鐓钪钛鈿钆鏻鏵鏻뜺뀗鉀떲답렠鏽鐍

鐎묄뜸鏶鐏鉀

鈀鑽鑱钂钕錏鵟섂鈀鯸렇

鈀鑽鑱钂钕錏鵟섂鈀鍮錏렇

鈀鑽鑱钂钕鍬鵟섂鈀鍮錏렇

鈀鑽鑱钂钕鍬鵟섂鈀鍮錏렇鉶鍮鍬렇

鈀鑽鑱钂钕鯸鈀鈀鈀鍮鯸렇鉶

鉀뵕锔鏂鱸꽁鈤鑊髢뻡뮫鈔

鉞 (D) 鷰뀘럱鰨딱鐓볳댖鏵鈞鰩鼐鏶鏻鏸鐊鐓鑼鑽鑱鈔鐓钅 鑼鑲钱鏶鏻鶊됊먄섓鐓눏鏽鏺鏵鏻鉀

鉀JABEE 믃鯤鈔

(d) 鮦렽鏶鏻볳삡鐓댳뻶鷰뀘鏽鵷鏶鏻똓껸鏻鏷鏻鐎鐓뻳딱鰩鼐鏽鮫뼸鏻鍊鏻먄섓 (볳삡봓삘鼕)

ㅋ鰈 (볪갮삘갮鉶뇾섕鬆) 볳삡鐓볳삡봓鶊꿩

(2-c) ㅋ鰈鐓鶊됊럱鑗똓껸鉶鷰뀘鐓롄갮鏵鈞됊듷담鐓뫶鶌鏵鏻鰩딱鐓뗄鸆鏵鈞됏鐉샰鏻鈞鰩鼐鏶鏻먄섓

(2-d) (ㅋ鰈) 鷰뀘꼛鏮鼇鬻鏶鏻꼉뻶넬鐓뻳딱렇鏻鰩딱鐓쁠鰩鏵鈞럳댡鏽딗鮫鏶鏻鶊됊럱鑗먄섓

(e) 꼶鈭鐓鰓鰈鈞鷰뀘鑐鐍鑑넷뵖鐓쁚뼸鏵鏻꼙鰩鐓뼬鸆鐓鰩鼐鏶鏻鏸鐊鐓钅 鑼鑲钱먄섓

(g) 껲꼮럱鈞寵딖럱鏽鰈꿳鏻鍊鏻먄섓

(h) 쀢鏬鐎鏻鏸닰뼞鐓鰌鏻鼇�럱鏽긌긽鐓눋鐊鈞鐉鏻鐊鏻먄섓

黷먓ᄶ麔갩례댳뺆鰈갂鉐2012 맶렠鑼钧钎鑽鉐8506220005JJ/20130330

鉀꼵鹿靆鯷鈜沾꼿麔삩鈒[렌긙ᄶ鰈뤊숇 II]鈸

鰡뇹	**꼵鹿鏂껬듯**	**롷뽛**	**鑌鑅鈰鐻鈤꿎듯럾**
딯 1 鰩	鑶鑲钀钱鑽	鈒钠钅钩鈒鑱鉎鑶鑼鑷钁钡鏾鰩닱	
딯 2 鰩鈲딯 3 鰩	鑽鑼钂钕鍪鉐鑱鉎鑶鑼鑷钁钡鏾鼐뜱	鈒钪鑽鑽钀鈒鑾钂乱鼐뜱 鈒뻪섨鑾钂乱鼐뜱 鈒뻪섨鑲鉎钇鼐뜱 鈒鑼鑽乱鈒钕钫鑷钧钞鏾鑱鑾钱钔钩	鈒钪钛鉎乱鍪 (鑱鉎鑶鑼鑷钁钡긌쀔鈞뻪섨鑲鉎钇밄鈞钟钀鈒鑱鑾钱钔钧뾌뻪섨鑲鉎钇뜱鷳钓鑱鑲钩鈞鑼鑽乱鈒钕钫鑷钧钞鈒鑱鑾钱钔钩鼒鰕)
딯 4 鰩鈲딯 7 鰩	鑽鑼钂钕鍪鈐鑒鍺鑥鈒钟钠钨鬈딕钠钅 钩鏾괵답鉆뻪섨鑾钂乱鍪鏾묖髻鈸	鈒봫꿋钪鑽鑽钀鏾齞룫 鈒뻪섨鏾钪鑽鑽钀鈒乱钩钱鑽钓鑱鈒钫鑽钂鑷鉆RTL鈸 댦鼇 鈒Verilog HDL 鏽鐍鐏钠钅 钩鰌 鈒鑼鑽乱鈒钗钱钁鏾괵답 鈒鑼钝钣钪鉗鑼钥钱鏽鐍鐏룷괵齞넡	鈒钪钛鉎乱鍪鉆돻钪鑽鑽钀긌쀔鈞錫鍼鋤鈞Verilog HDL 鷩뀙鈞鑼钝钣钪鉗
딯 8 鰩鈲딯 9 鰩	鑽鑼钂钕鍪鈐鑒鍺鑥鈒钟钠钨볳샬钠钅 钩鏾괵답鏻껑둍鉆뻪섨鑾钂乱鍪鏾묖髻鈸	鈒Verilog HDL 鏽鐍鐏钠钅 钩鰌 鈒鑼鑽乱鈒钗钱钁鏾괵답 鈒鑼钝钣钪鉗鑼钥钱鏽鐍鐏룷괵齞넡 鈒鍵鍺鍵鑒껑둍뾌괎넬髻钠鑽钣鉗钩鏾괵답 鈒鍵鍺鍵鑒껑둍긵齤	鈒钪钛鉎乱鍪鉆Verilog HDL 鷩뀙鈞鑼钝钣钪鉗鑼钥钱鼐鰕鈞鰩쇰鷩뼖鈒룷괵듣렠钅 鉗钀鈸
딯 10 鰩鈲딯 11 鰩	鑽鑼钂钕鍪鈐뻪섨鑾钂乱鍪鐓鰐鏬鏸钠钅 钩鏾괵답鏻껑둍	鈒Verilog HDL 鏽鐍鐏钠钅 钩鰌 鈒鑼鑽乱鈒钗钱钁鏾괵답 鈒鑼钝钣钪鉗鑼钥钱鏽鐍鐏룷괵齞넡 鈒鍵鍺鍵鑒껑둍긵齤	鈒钪钛鉎乱鍬鉆Verilog HDL 鷩뀙鈞鑼钝钣钪鉗鑼钥钱鼐鰕鈞鰩쇰鷩뼖鈒룷괵듣렠钅 鉗钀鈸
딯 12 鰩	鑽鑼钂钕鍬鈐뻪섨鑾钂乱鍪鐓鰐鏬鏸钠钅 钩鏾괵답鏻껑둍	鈒Verilog HDL 鏽鐍鐏钠钅 钩鰌 鈒鑼鑽乱鈒钗钱钁鏾괵답 鈒鑼钝钣钪鉗鑼钥钱鏽鐍鐏룷괵齞넡 鈒鍵鍺鍵鑒껑둍긵齤	鈒钪钛鉎乱鍬鉆Verilog HDL 鷩뀙鈞鑼钝钣钪鉗鑼钥钱鼐鰕鈞鰩쇰鷩뼖鈒룷괵듣렠钅 鉗钀鈸
딯 13 鰩鈲딯 15 鰩	鑽鑼钂钕鍬鈐钅 鉗钀鈒钏鑽밻鉔닰齷밻볳샬钠钅 钩鏾괵답鏻껑둍	鈒钅 鉗钀鈒钏鑽밻간답鏾댦鼇 鈒Verilog HDL 鏽鐍鐏钠钅 钩鰌 鈒鑼鑽乱鈒钗钱钁鏾괵답 鈒鑼钝钣钪鉗鑼钥钱鏽鐍鐏룷괵齞넡 鈒鍵鍺鍵鑒껑둍긵齤	鈒钪钛鉎乱鍭鉆钅 鉗钀鈒钏鑽밻간답눥鈞钅 鉗钀鈒钏鑽밻닰齷뇵갭鬈쀼믨鈞Verilog HDL 鷩뀙鈞鑼钝钣钪鉗鑼钥钱鼐鰕鈞鰩쇰鷩뼖鈒룷괵듣렠钅 鉗钀鈸